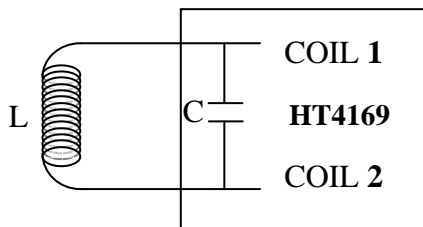


## HT4169 非接触式唯读传输装置

### 概述

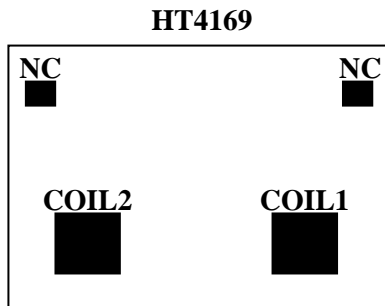
HT4169 是一个由 CMOS 所组成的非接触式唯读传输积体线路。其电源由 IC 两端之线圈所提供，且 IC 运作所需要的时脉，也是经由相同的路径所得到。HT4169 的用途是调变射频，使 64 个 BIT 的资料加载于射频，达到非接触式传输资料的目的。

### 外部线路示意图



图(一)  
IC 内置电容 17 pF

### IC 脚位图



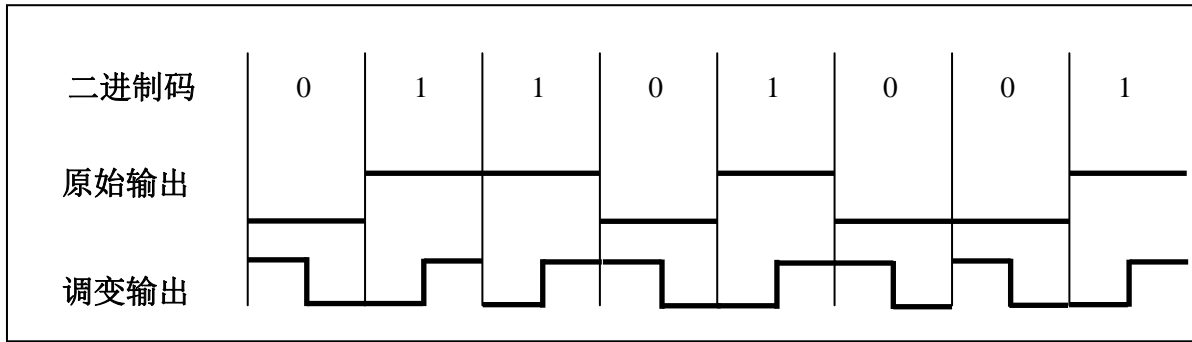
COIL1 / CLOCK INPUT  
COIL2 / DATA TRANSMISSION  
PAD size 106um\*106um  
Chip size 658um\*391um  
图(二)

### 电气条件

参数	最小值	典型值	最大值	单位
工作温度	- 40		+ 85	°C
工作电压	3.5	5		V
工作频率		13.56		MHz
储存温度	- 55		+ 200	°C
静电破坏		2000		V

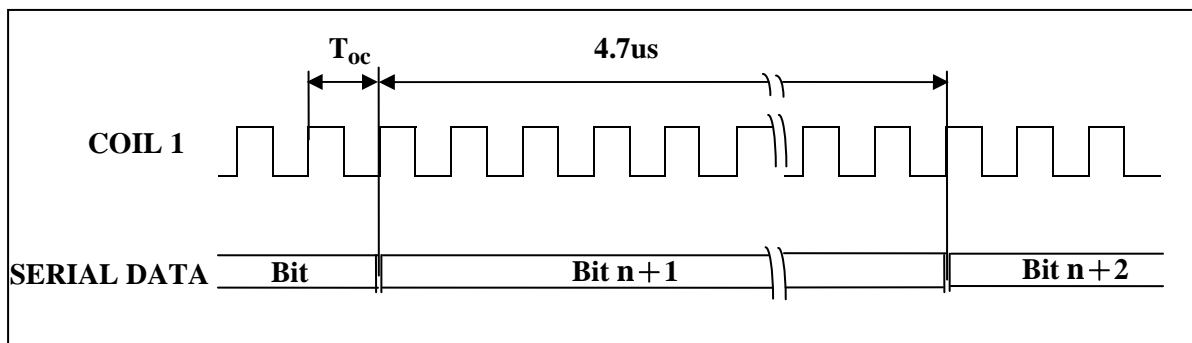
表(一)

### 编码方式



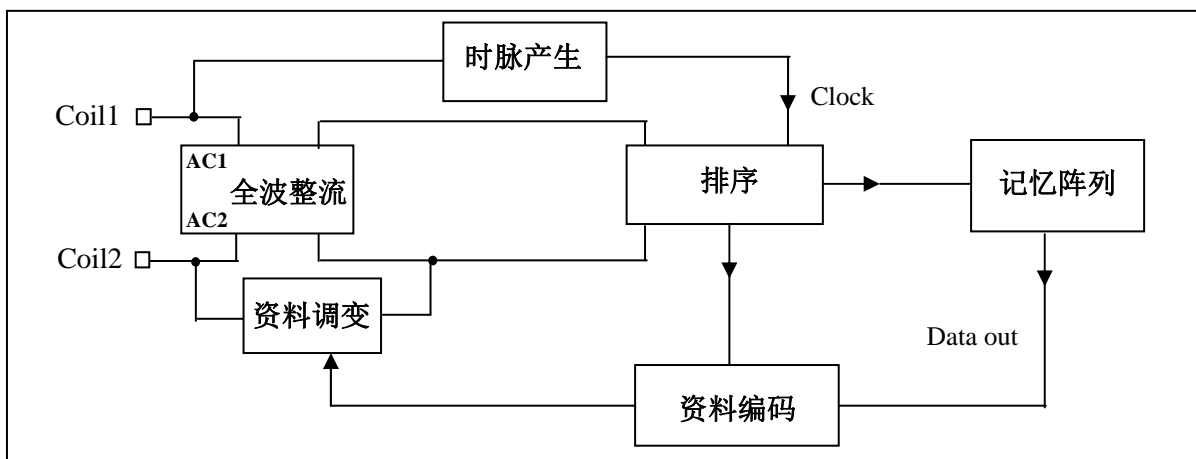
图(三)

### 时序图



图(四)

### IC 方块图



图(五)

### 记忆区的内码格式

16 位元起始码	40 位元序列码	8 位元 CRC 校验码
----------	----------	--------------

表(二)

### CRC 校验码

CRC = 配合客户需求。

### CRC 校验组合语言程式

DO_CRC:	PUSH ACC	;save the accumulator
	PUSH B	;save the B register
	PUSH ACC	;save bits to be shifted
	MOV B, #8	;set shift=8 bits
CRC_LOOP:	XRL A, CRC	;calculate CRC
	RRC A	;move it to the carry
	MOV A, CRC	;get the last CRC value
	JNC ZERO	;skip if data=0
	XRL A, #??H	;update the CRC value
ZERO:	RRC A	;position the new CRC
	MOV CRC, A	;store the new CRC
	POP ACC	;get the remaining bits
	RR A	;position the next bit
	PUSH ACC	;save the remaining bits
	DJNZ	;repeat for 8 bits
	B, CRC_LOOP	;clean up the stack
	POP ACC	;restore the B register
	POP B	;restore the
	POP ACC	accumulator
	RET	

表(三)